

**Dr. Luis Enrique Noreña Franco**  
**Presidente del Consejo Divisional de**  
**Ciencias Básicas e Ingeniería**  
**Presente:**

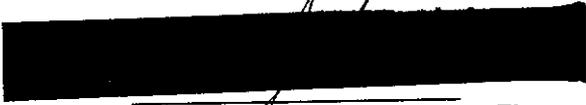
Con base en lo estipulado en el número 3 de los Lineamientos del Consejo Divisional de Ciencias Básicas e Ingeniería para el Funcionamiento de los Comités de Estudio de Licenciatura aprobados por el Consejo Divisional de Ciencias Básicas e Ingeniería en su sesión 555 ordinaria; para dar cumplimiento a los numerales 3.1, 3.2 y 3.5, los profesores que firmamos el presente documento, a continuación sometemos a su consideración la nueva integración del Comité de Estudios de la Licenciatura en Ingeniería Electrónica:

- 1) Integración del **Dr. Juan Jesús Ocampo Hidalgo** y el **M. en C. Gerardo Marcel Reyna Obregón** del Departamento de Electrónica para cubrir el lugar del miembro el **M. en C. Jorge Miguel Jaimes Ponce**.
- 2) Permanencia en el comité los siguientes profesores del Departamento de Electrónica y Ciencias Básicas:
  - a) **M. en C. María Antonieta García Galván,**
  - b) **M. en C. José Alfredo Estrada Soto,**
  - c) **M. en C. José Luis Zamorano Flores,**
  - d) **Dr. Armando Gómez Vieyra**

En los "curriculum vitae" anexos de los profesores que se integran al comité puede observarse tanto su experiencia como su interés y compromiso por apoyar las actividades correspondientes a la docencia de la División de CBI; por lo cual le solicitamos, si usted así lo considera conveniente, presentarlo al Consejo Divisional para su análisis y en su caso aprobación.

Sin más por el momento, agradecemos su atención y le enviamos un cordial saludo.

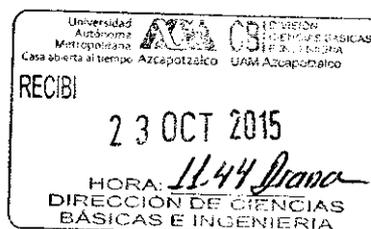
  
Vo. Bo. **Dr. Armando Gómez Vieyra**

  
Vo. Bo. **M. en C. José Luis Zamorano Flores**

  
Vo. Bo. **M. en C. José Alfredo Estrada Soto**

  
Vo. Bo. **M. en C. María Antonieta García Galván**

  
**Ing. Edgar Alejandro Andrade González**  
Coordinador de la Licenciatura en Ingeniería Electrónica



INGENIERÍA ELECTRÓNICA				INGENIERÍA ELECTRÓNICA			
COORDINADOR: Ing. Edgar Alejandro Andrade González 18/04/2013				COORDINADOR: Ing. Edgar Alejandro Andrade González 18/04/2013			
ACUERDO	FECHA	NOMBRE DEL PROFESOR	DEPARTAMENTO	ACUERDO	FECHA	NOMBRE DEL PROFESOR	DEPARTAMEN
483.10.1	08/04/2011	Mtro. José Alfredo Estrada Soto	Electrónica	483.10.1	08/04/2011	Mtro. José Alfredo Estrada Soto	Electrónica
483.10.1	08/04/2011	Mtro. José Pedro Antonio Puerta Huerta	Energía baja cambio a Lerma	502.10.4	01/03/2012	Ing. José Luis Zamorano Flores	Electrónica
483.10.1	08/04/2011	Ing. Romy Pérez Moreno	Energía baja coord. 09/02/2015	515.7	12/02/2013	Mtra. María Antonieta García Galván	Electrónica
502.10.4	01/03/2012	M. en C. Jorge Miguel Jaimes Ponce	Electrónica renuncia 19/10/2015	537.4.1	08/04/2014	Dr. Armando Gómez Vieyra	Ciencias Básic
502.10.4	01/03/2012	Ing. José Luis Zamorano Flores	Electrónica	por confirmar		Mtro. Gerardo Marcel Reyna Obregón	Electrónica
515.7	12/02/2013	Mtra. María Antonieta García Galván	Electrónica	por confirmar		Dr. Juan Jesús Ocampo Hidalgo	Electrónica
537.4.1	08/04/2014	Dr. Armando Gómez Vieyra	Ciencias Basicas				

7 de Octubre del 2015

Ing. Edgar Alejandro Andrade González

Coordinador de la Licenciatura en Ingeniería Electrónica

P r e s e n t e

Por este medio de expreso mi aceptación a participar activamente en el Comité de Estudios de la Licenciatura en Ingeniería Electrónica, si la invitación que Ud, me ha realizado es de la consideración del Dr. Luis E. Noreña Franco y del Consejo Divisional que él preside.

Asimismo, le comento que estoy enterado del contenido de los *Lineamientos del Consejo Divisional de Ciencias Básicas e Ingeniería para el Funcionamiento de los Comités de Estudio de Licenciatura y Posgrado, Comité del Tronco General y de Nivelación Académica, Comité del Tronco Inter y Multidisciplinar y del Comité de Apoyo de Desarrollo del Sistema de Aprendizaje Individualizado (SAI)*, vigentes a la fecha.

Sin más por el momento aprovecho la ocasión para enviarle un cordial saludo.

A t e n t a m e n t e

“Casa abierta al tiempo”


Juan Jesús Ocampo Hidalgo

Profesor del Departamento de Electrónica

1 de Octubre del 2015

**Ing. Edgar Alejandro Andrade González**

Coordinador de la Licenciatura en Ingeniería Electrónica

Presente

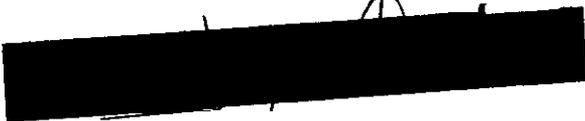
Por este medio de expreso mi aceptación a participar activamente en el Comité de Estudios de la Licenciatura en Ingeniería Electrónica, si la invitación que Ud, me ha realizado es de la consideración del Dr. Luis E. Noreña Franco y del Consejo Divisional que él preside.

Asimismo, le comento que estoy enterado del contenido de los *Lineamientos del Consejo Divisional de Ciencias Básicas e Ingeniería para el Funcionamiento de los Comités de Estudio de Licenciatura y Posgrado, Comité del Tronco General y de Nivelación Académica, Comité del Tronco Inter y Multidisciplinar y del Comité de Apoyo de Desarrollo del Sistema de Aprendizaje Individualizado (SAI)*, vigentes a la fecha.

Sin más por el momento aprovecho la ocasión para enviarle un cordial saludo.

Atentamente

"Casa abierta al tiempo"

A large black rectangular redaction box covers the signature area. A small handwritten mark is visible above the box.

**M en C. Gerardo Marcel Reyna Obregón**

Profesor del Departamento de Electrónica

# CURRICULUM VITAE

## DATOS GENERALES

NOMBRE: Juan Jesús Ocampo Hidalgo

FECHA DE NACIMIENTO: 19 de noviembre de 1970

LUGAR DE NACIMIENTO: México D.F., México

NACIONALIDAD: Mexicana

GRADO ACADEMICO: Doctor en Ingeniería

CORREO ELECTRÓNICO: jjoh@correo.azc.uam.mx

## FORMACIÓN ACADÉMICA

Escuela Superior de Ingeniería Mecánica y Eléctrica. IPN, México D.F., México.

Título: Ingeniero en Comunicaciones y Electrónica. 1996.

Cédula prof. num. 2596097.

Centro de Investigación y de Estudios Avanzados del IPN, México D.F., México.

Título: Maestro en Ciencias de la Ingeniería Eléctrica con especialidad en Electrónica del Estado Sólido. 1997.

Institut für Mikroelektronische Systeme. Technische Universität Darmstadt, Darmstadt, Alemania.

Título: Doctor en Ingeniería.

Tema de Investigación: System and Circuit Approaches for the Design of Multi-mode Sigma-Delta Modulators with Application for Multi-standard Wireless Receivers. Diciembre 2004.

## CARGOS DESEMPEÑADOS

1.- Instructor, Instituto Tecnológico de Orizaba. Orizaba Veracruz, México. 1996.

2.- Profesor de Tiempo Completo Asociado B, Escuela Superior de Cómputo del IPN (ESCOM-IPN). 1997-1999.

3.- Investigador asistente, Institut für Mikroelektronische Systeme, Technische Universität Darmstadt. Darmstadt, Alemania. 2000-2005.

4.- Profesor-Investigador Invitado de Tiempo Completo, Universidad Autónoma Metropolitana, unidad Azcapotzalco (UAM-Azc.). Abril, 2005-Diciembre 2006.

5.- Diseñador de Circuitos Integrados CMOS Analógicos y de Señal Mixta, AnaFocus S. L., Empresa de alta tecnología especializada en el Diseño Circuitos

Integrados de Visión Artificial. Sevilla, España. URL: [www.anafocus.com](http://www.anafocus.com). Enero 2007.

6.- Desde 07-01-08 Profesor-Investigador Asociado "D" de Tiempo Completo, Departamento de Electrónica, Área de Instrumentación. Cubículo G301-7, Universidad Autónoma Metropolitana, unidad Azcapotzalco (UAM-Azc.).

## IDIOMAS

Lectura, habla y escritura en:

Español.

Inglés.

Alemán.

## PUBLICACIONES, CONFERENCIAS Y PRODUCTOS DE INVESTIGACION Y DESARROLLO

1.- J. J. Ocampo-Hidalgo, Moreno-Cadenas J. Antonio, Gómez-Castañeda Felipe. *Circuito Integrado CMOS analógico para Fusificación y Evaluación de Reglas*. Memorias del III Workshop de Iberchip (Taller Iberoamericano de Microelectrónica y sus Aplicaciones) pp 40-41. Feb 19-21, 1997. México D.F.

2.- J. J. Ocampo-Hidalgo, J. A. Moreno-Cadenas, F. Gómez-Castañeda, L. M. Flores-Nava, F. Hernández-Rosales. *Analog CMOS Integrated Circuits for Fuzzyfication and Rule- Evaluation*. Proc. of the Second Joint México-US International Workshop on Neural Networks and Neurocontrol. Playa del Carmen Q.R. August 19-29, 1997. **Distinción: Tercer lugar obtenido en la presentación de este artículo**

3.- O. Mitrea, J. J. Ocampo-Hidalgo, L. Kabulepa, T. Holstein and M. Glesner. "Trends and Challenges for the Design of Integrated Microelectronic Communication Systems." *Thema Forschung*, pp 42 – 47, Enero 2001. ISSN 1434-7768.

4.- J. J. Ocampo Hidalgo, L. D. Kabulepa, and M. Glesner. "On the Impact of OTA Architectures over the Performance of a Bandpass Sigma-Delta Modulator". *PTB Bericht: "Messtechnische Charakterisierung der AD/DA Umsetzung"*, pp 36-40, febrero, 2002. ISSN: 0942-1785.

5.- J. J. Ocampo Hidalgo, A. Garcia Ortiz, L. D. Kabulepa, and M. Glesner. *Analysis and Design of a 4th Order Bandpass Sigma-Delta Modulator for the GSM Communications Standard*. In Proceedings of the "4th. Int. Conf. on Advanced A/D and D/A Conversion Techniques and their Applications". Praga, República Checa. 2002. ISBN: 80-01-02540-3

- 6.- J. J. Ocampo Hidalgo, O. Mitrea and M. Glesner. *Teaching Analog Design Concepts: Design of a Sigma-Delta Modulator for the VDSL Communications Standard*. In Proceedings of the "4th. European Workshop on Microelectronics Education", Baiona, España. 2002.
- 7.- J. J. Ocampo Hidalgo, A. Garcia Ortiz, L. D. Kabulepa, and M. Glesner. *Analysis of Bandpass Sigma-Delta Modulator Architectures*. In Proceedings of the "9th IEEE International Conference on Electronics, Circuits and Systems-ICECS", Dubrovnik, Croacia. 2002. ISBN: 0-7803-7596-3.
- 8.- L. D. Kabulepa, T. Pionteck, J. Ocampo Hidalgo, B. W. Kögel, and M. Glesner. *On the Impact of MOS Parameter Variations on the AM-AM Characteristics of a 2.4 GHz CMOS Power Amplifier for OFDM Applications*. In Proceedings of the "8th International OFDM-Workshop", Hamburg, Alemania. 2003.
- 9.- R. Ludewig, A. Garcia Ortiz, J. Ocampo Hidalgo, T. Murgan, and M. Glesner. *Emulation of Analog Components for the Rapid Prototyping of Wireless Baseband Systems*. In Proceedings of the "IEEE Int. Workshop on Rapid Prototyping, RSP 2003", San Diego, Estados Unidos. 2003. ISBN: 0-7695-1943-1.
- 10.- O. Mitrea, J. J. Ocampo Hidalgo, and M. Glesner. *A Low-IF Architecture for Dual- Standard GSM/UMTS Fully Integrated Receivers*. In Proceedings of the "10th IEEE International Conference on Electronics, Circuits and Systems-ICECS", Sharjah, Emiratos Arabes Unidos. 2003. ISBN: 0-7803-8163-7.
- 11.- J. J. Ocampo Hidalgo, A. Garcia Ortiz, L. D. Kabulepa, and M. Glesner. *A Reconfigurable Sigma-Delta Modulator Architecture for Mobile Communications*. In Proceedings of the "8th IEEE International Workshop on ADC Modeling and Testing", Perugia, Italia. 2003.
- 12.- C. Avilés-Cruz, J. Villegas-Cortez, J. Ocampo-Hidalgo and R. Arechiga-Martínez, "Principal Components And Invariant Moments Analysis- Font Recognition Applied," *WSEAS Transactions On Computers*, Vol. 5, pp. 1041 - 1046, May 2006. ISSN: 1109-2750.
- 13.- J. J. Ocampo-Hidalgo, A. Garcia-Ortiz, M. Glesner and C. Avilés-Cruz, "In-Band Quantization Noise Power Estimation In High Order Single Bit Sigma-Delta Modulators Using Taylor Series," *WSEAS Transactions On Systems*, Vol. 5, pp. 2334 - 2337, October 2006. ISSN: 1109-2777.
- 14.- Conferencia Invitada: *Sistemas Integrados en Tecnología CMOS para Telecomunicaciones y Procesamiento de Imágenes* en "CIMEEM 2008: 3er Congreso Nacional de Ing. Mecánica, Eléctrica, Electrónica y Mecatrónica". Junio 27, 2008. UAM-Azc. México.

- 15.- 13th WSEAS International Conference on Systems, July 22-24, 2009, Rodos, Grecia, "Analysis of the Sensibility of Switched-Capacitor Resonators at Base Band in Single-Bit High-Order  $\Sigma\Delta$  Modulators", J. J. Ocampo-Hidalgo, C. Avilés-Cruz, A. Ferreyra-Ramirez and I. Vazquez-Alvarez. ISBN 978-960-474-097-0.
- 16.- 13th WSEAS International Conference On Computers, July 22-24, 2009, Rodos, Grecia, "Robust Image Retrieval Using Hu Invariants And Principal Components Analysis", C. Avilés-Cruz, A. Ferreyra-Ramirez, J. J. Ocampo-Hidalgo and I. Vazquez-Alvarez. ISBN 978-960-474-099-4
- 17.- C. Avilés-Cruz, A. Ferreyra-Ramirez, J. J. Ocampo-Hidalgo and I. Vazquez-Alvarez "Structured-Image Retrieval Invariant to Rotation, Scaling and Translation" *WSEAS Transactions On Systems*, Vol. 8, pp 1011 – 1020. September, 2009. ISSN: 1790-2769
- 18.- 11th WSEAS International Conference on Computational Methods in Science and Engineering, Noviembre 7 al 9 de 2009, Baltimore, E.U., "Reduced Model For A Brake System In The Longitudinal Movement Of A Bus", I. Vázquez-Álvarez, J.J. Ocampo-Hidalgo, A. Ferreyra-Ramírez, C. Avilés-Cruz. ISBN: 978-960-474-133-5
- 19.- XXIV Congreso de Instrumentación SOMI, Octubre 14 al 16 de 2009, Mérida, Yucatán, México. "Control De Velocidad Longitudinal De Un Automóvil Mediante PID Difuso", I. Vázquez Álvarez, C. Acosta Lua, J.J. Ocampo Hidalgo, A. Ferreyra Ramirez.
- 20.- V Semana Nacional de Ingeniería Electrónica, 7 al 9 de Octubre de 2009 Ocotlán, Jal. México. "Interfase Para La Adquisición De Señales Puras Del Equipo De Ultrasonido Hitachi Eub-25", Avilés Cruz Carlos, Ferreyra Ramirez Andrés, Ocampo Hidalgo Juan, Vázquez Álvarez Iván, Alducin Castillo Javier. ISBN 978-607-477-073-5
- 21.- V Semana Nacional de Ingeniería Electrónica, 7 al 9 de Octubre de 2009 Ocotlán, Jal. México. "Análisis Fraccional Para La Reducción De Orden Del Modelo Matemático De Un Autobús", Iván Vázquez Álvarez, Ocampo Hidalgo Juan Jesús, Ferreyra Ramirez Andrés, Avilés Cruz Carlos. ISBN 978-607-477-073-5
- 22.- Proceedings of the 8th European Workshop on Microelectronics Education, 10 a 12 de Mayo del 2010, Darmstadt, Alemania, "Teaching Analog Design Concepts in Deep Submicrometric Technologies", Ocampo-Hidalgo J. J, Molinar-Solis J. E. and Ferreyra-Ramirez A.
- 23.- Revista Iberoamericana en Computación y Sistemas: Vol. 14 No. 3 Enero-Marzo 2011, *A Low-Complexity current-mode WTA circuit based on CMOS Quasi-FG Inverters*, Molinar-Solis J. E., Sanchez-Gaspariano L., García R., Ponce-Ponce V., Ocampo-Hidalgo J. J., Molina-Lozano H. y Díaz-Sánchez A. pp 245 – 252, ISSN: 1405-5546

24.- Proceedings of the 15th WSEAS International Conference on Systems: "Mathematical Model for Automobile's Braking Process Considering a Friction Coefficient Dependent of the Longitudinal Velocity", Corfu Island, Greece, July 14-17, 2011. Iván Vázquez Álvarez, Ocampo Hidalgo Juan Jesús, Ferreyra Ramírez Andrés, Avilés Cruz Carlos. ISBN 978-1-61804-023-7

25.- Proceedings of the World Congress on Engineering and Computer Science 2011 Vol II, "Periodic Oscillations on Angular Velocity due to the ABS Operation under Specific Work Regimes" October 19-21, San Francisco, California, USA.

26.- Capítulo de libro: Book Title: IAENG Transactions on Engineering Technologies, Series Title: 7818, Chapter Title: Periodic Oscillations on Angular Velocity with Maximum Brake Torque ABS Operation. Copyright Year: 2012, Copyright Holder Name: Springer Science+Business Media Dordrecht.

27.- VIII Semana Nacional de Ingeniería Electrónica, 1 al 5 de Octubre de 2012 Colima Col. México. "Modelo matemático y simulación de suspensión en presencia de irregularidades en la superficie de rodamiento", Iván Vázquez Álvarez, Ocampo Hidalgo Juan Jesús, Ferreyra Ramírez Andrés. ISBN: En trámite.

28.- Proceedings of the Electronics, Robotics and Automotive Mechanics Conference 2012, 19-23 Nov. Cuernavaca Morelos, México. "Stability of oscillatory processes in the wheel's angular velocity during ABS operation" Iván Vázquez Álvarez, Juan Jesús Ocampo Hidalgo, Andrés Ferreyra Ramírez, Carlos Avilés Cruz. ISBN: 978-0-7695-4878-4.

29.- Revista POLIBITS, *A Class-AB Flipped Voltage Follower with Quasi floating-gate Technique*, Juan Ocampo-Hidalgo, Iván Vázquez-Álvarez, Jesús Molinar-Solis, Salvador Juárez-López, Rodolfo García-Lozano and Marco Gurrola. Aceptado para publicación. ISSN 1870-9044.

30.- Revista Electronics Letters, *A free class AB flipped voltage follower using bulk-driven technique*, J.E. Molinar-Solis, M.A. Gurrola-Navarro, I. Padilla, J.J. Ocampo and C. Muñiz. Aceptado para publicación. ISSN 1350-911X

31.- XI Semana Nacional de Ingeniería Electrónica, 7 al 9 de Octubre de 2015 San Luis Potosí, SLP. México. "Design, Characterization and Modeling of a Tunneling Break-Down Photodiode Integrated in a Standard 0.5micron CMOS Technology", Juan J. Ocampo-Hidalgo, J. Alex Zenteno-Hernández, Rosnely Cruz-Cecilio, David Flores-Montoya, Olaf E. Duran-Nava, Armando Gómez-Vieyra. Aceptado para publicación.

32.- XI Semana Nacional de Ingeniería Electrónica, 7 al 9 de Octubre de 2015 San Luis Potosí, SLP. México. "Delta-Sigma Converter Processing: Herramienta de Software Libre para el Análisis y Caracterización de Convertidores Sigma-Delta", Javier Alducin Castillo, Juan Jesús Ocampo Hidalgo, Iván Vázquez Álvarez. Aceptado para publicación.

## **DOCENCIA**

### **1.- Cursos de Maestría.**

*Microelectronic Circuits*, Technische Universität Darmstadt, 2000-2004  
*VLSI Design Lab*, Technische Universität Darmstadt, 2000-2004  
*Analysis and Design of Mixed-Signal Integrated Circuits and Systems with Emphasis on Sigma-Delta Modulators*, Technische Universität Darmstadt, 2005

### **2.- Cursos de Licenciatura.**

*Circuitos Lógicos I*, ESCOM-IPN, 1996-1999.  
*Circuitos Lógicos II*, ESCOM-IPN, 1997-1999.  
*Electrónica Analógica e Interfases*, ESCOM-IPN, 1997-1999.  
*Instrumentación*, ESCOM-IPN, 1997-1999.  
*Comunicaciones III*, UAM-Azc. 2005.  
*CIRCUITOS ELÉCTRICOS I*, UAM-Azc. 2005 – 2006.  
*LABORATORIO DE CIRCUITOS ELÉCTRICOS I*, UAM-Azc. 2005 – 2006.  
*MICROELECTRÓNICA*, UAM-Azc. 2015  
*ELECTRÓNICA AVANZADA*, UAM-Azc. 2006  
*LABORATORIO DE ELECTRÓNICA AVANZADA*, UAM-Azc. 2006.  
*Dispositivos Electrónicos*, UAM-Azc. 2008.  
*Laboratorio de Diseño Lógico 1*, UAM-Azc. 2008.  
*Sistemas Digitales con Microcontrolador*, UAM-Azc. 2008.  
*Diodos y Amplificadores Operacionales*, UAM-Azc. 2008.  
*Temas Selectos de Ingeniería Electrónica*, UAM-Azc. 2009.  
*Lab. de diseño lógico I.*, UAM-Azc. 2009.  
*Lab. de Diodos y Amp. Op.*, UAM-Azc. 2009.  
*Análisis y Diseño Asistido por Computadora*, UAM-Azc. 2015.

### **3.- Cursos de Actualización a Personal Docente:**

*Modulación Sigma-Delta*. UAM-Azc. 2005.  
*Diseño de Circuitos Analógicos CMOS*. UAM-Azc. 2006.

## **GESTION**

Coordinador del Grupo Temático de Microelectrónica. UAM-Azc. 2006.  
Coordinador del Grupo Temático de Circuitos Eléctricos. UAM-Azc. 2006.  
Miembro de la Comisión Académica de Docencia. UAM-Azc. 2006.  
Miembro del Comité de Estudios de la Maestría en Ciencias de la Computación. UAM-Azc. 2008.  
Responsable del Proyecto de Investigación: "Diseño de Circuitos Integrados CMOS Analógicos y de Señal Mixta para Inteligencia Artificial y Procesado de Señales e Imágenes" financiado por el PROMEP.  
Miembro del grupo temático de Circuitos Eléctricos, UAM-Azc. 2009 a la fecha.  
Miembro del grupo temático de Electrónica, UAM-Azc. 2009 a la fecha.  
Miembro de la comisión para la creación del postgrado en ingeniería electrónica, septiembre 2008 – abril 2011.  
Actualmente: Coordinador del Grupo Temático de Electrónica Básica. UAM-Azc.

## **FORMACION DE PERSONAL**

DIRECCION DE TESIS.

TOTAL DE TESIS DIRIGIDAS: 15

Licenciatura: 8

Maestría: 7

### **MAESTRIA.**

- 1.- Naumann, T. *Full Custom-Entwurf eines Bandpas Sigma-Delta Modulators mit Switched-Capacitor-Technik in einer 0.3 $\mu$ m CMOS Technologie.*  
Technische Universität Darmstadt. 2001.
- 2.- Martín Ibañez, I. *Modelierung eines breitbandigen Sigma-Delta Modulators für OFDM Anwendungen.*  
Technische Universität Darmstadt. 2002.
- 3.- Kolessova, S. *Entwurf eines digitalen Sigma-Delta Emulator und eines Dezimationsfilters für das Prototyping von Kommunikationssysteme.*  
Technische Universität Darmstadt. 2002.
- 4.- Menendez Albuerne, A. *Schaltungs- und Layout- Entwurf für einen Dual-Band Sigma- Delta Modulator.*  
Technische Universität Darmstadt. 2004.
- 5.- Peña Bello R. *Entwurf eines "Rapid Prototyping" Systems für Sigma-Delta Modulatoren mit geschalteten Kondensatoren.*  
Technische Universität Darmstadt. 2004.
- 6.- Cordobes Martínez, I. *High Level Modeling of Wireless-Receiver Architectures.*  
Technische Universität Darmstadt. 2004.
- 7.- García Amigo, F. *Analysis and Design of a Polyphase Filter in CMOS Technology for GSM applications.*  
Technische Universität Darmstadt. 2005.

### **LICENCIATURA.**

- 1.- Bara, K. *Charakterisierung eines IF CMOS Verstärkers anhand von OFDM Signalen.*  
Technische Universität Darmstadt. 2002.
- 2.- Menendez Albuerne, A. *Analyse und Entwurf einer schnellen Abtast- und Halte-Schaltung nach der geschalteten Kondensator Technik.*  
Technische Universität Darmstadt. 2003.
- 3.- Peña Bello, R. *Entwurf eines FPGA-Basierten Hardware Monitors für Sigma-Delta Modulatoren.*  
Technische Universität Darmstadt. 2003.

- 4.- Cañas Torroba, A. *Automated Design of OTA's for Switched-Capacitor Circuits using Numeric Methods*. Technische Universität Darmstadt. 2003.
- 5.- Camacho Palma, Carlos Ernesto. *"Diseño y caracterización de celdas básicas en tecnología CMOS"*. UAM-Azc. 2009.
- 6.- Vargas Vega Juan Paulino, "Diseño e Implementación Electrónica de un sistema de control Proporcional Integral Derivativo aplicado a un Equipo de Simulación de Frenos ABS *INTECO*". UAM-Azc. 2012.
- 7.- Talamante Ayvar Victor Manuel, "Diseño e Implementación de un Panel Sensible al Tacto para el Despliegue de Información de las Estaciones del Sistema de Transporte Colectivo *Metro*" UAM-Azc. 2012.
- 8.- Hernandez Quiroz Gabriel, "Control de un brazo robotizado con 6 grados de libertad". UAM-Azc. En proceso.

Gerardo Marcel Reyna Obregón  
30 Octubre de 1972  
marcelreyna@gmail.com

#### Estudios Académicos:

- **Maestría en Tecnología de Cómputo (Área de concentración Mecatrónica)**  
CIDETEC, I.P.N. 2011-2013 Titulado
- **Ing. Electrónica en Sistemas Digitales**  
Universidad Autónoma Metropolitana 1992 – 2002 Titulado
- **Diplomado en Desarrollo de Negocios.**  
Universidad Autónoma Metropolitana 2006
- **Diplomado en Administración.**  
Universidad Autónoma Metropolitana 2002
- **Técnico en Sistemas Digitales.**  
I.P.N. CECYT 9 "Juan de Dios Batiz" 1987- 1990

**Área de experiencia:** Sistemas Digitales (MicroControladores, Arduino, FPGA), C, C++, Visual Básico 6.0, HTML, PHP, SQL, OFFICE, VHDL.

**Perfil:** Cuatro años como profesor en el área de sistemas digitales a nivel superior (U.A.M.-Azcapotzalco, UNITEC - Campus Cuitláhuac- Atizapán), más de 12 años en el área de cómputo, como asesor, programador en diferentes lenguajes, diseñando bases de datos, creando y dando mantenimiento a páginas WEB, realizando mantenimiento preventivo y correctivo a equipo de cómputo y 10 años como docente de computación a nivel primaria.

#### Experiencia Laboral:

"U.A.M. "Azcapotzalco"

#### **Puesto: Profesor Asistente, 2011 –2015**

Ayudando al departamento de electrónica en los trabajos de docencia, investigación, difusión y preservación de la cultura realizando actividades establecidas en el RIPPPA.

Impartiendo los siguientes cursos:

- Profesor encargado de laboratorio de Circuitos Eléctricos 1
- Profesor encargado de la materia de Diseño Lógico
- Profesor encargado de laboratorio de Diseño Lógico
- Profesor encargado de la materia de Innovación
- Profesor encargado de laboratorio de Sistemas Digitales con Microprocesadores

Elaborando material para las prácticas que se desarrollan en los laboratorios mencionados, supervisando y apoyando a los alumnos a la realización de las mismas, así como impartición y desarrollo de material de los cursos mencionados.

"UNITEC" Campus Cuitláhuac - Atizapán.

#### **Puesto: Profesor, Septiembre 13 - Mayo 14**

Ayudando al departamento de Ing. En Sistemas Computacionales, impartiendo las materias de Estructuras de datos, Microcomputadoras, Memorias y Periféricos.

## U.A.M. "Azcapotzalco"

### **Puesto: Asesor Técnico 2007 –2011**

Apoyo en la Coordinación de Planeación de la unidad, en todo lo referente a sistemas de cómputo, como en la creación de bases de datos en Access, elaboración de reportes, convertir la información a diferentes formatos, asesoría en software, mantenimiento correctivo-preventivo de equipo de cómputo, instalación de equipo para presentaciones de la coordinación, administración de la página web de la coordinación y la participación en diferentes comisiones.

### **Puesto: Programador 2000 –2007. Lenguaje Visual Basic 6.0, Clipper**

Realizar programas para diversos departamentos, así como el mantenimiento de programas ya elaborados, llevar a cabo el análisis de la base de datos hasta la implementación al usuario. Programas como el de solicitudes en clipper que se actualizó a Visual Basic 6.0, se elaboró un sistema para capacitación y control de grupos, programa POAS que lleva un seguimiento de los proyectos de la universidad, las bases de datos que se emplearon fue SQL Server y Access de Microsoft.

## Colegio Summerhill

### **Puesto: Profesor y Soporte Técnico de cómputo 2000 – 2012**

- Profesor de computación de 1º a 6º año de primaria
  - Encargado de mantener el equipo de cómputo en óptimas condiciones para su funcionamiento
  - Ensamblado de equipo para el colegio.
  - Elaboración de algunos programas para soporte administrativo en Visual Basic 6.0.
- (Análisis de base de datos, realización en Access, programas de asistencias y faltas con un reloj checador, Programa de impresión de facturas y un programa de control de alumnos)

## Maizoro S.A. de C.V.

### **Puesto: Operador de sistema 1995 – 2000**

Sistema empleado AS400, Emulando al sistema 36, lenguaje de programación empleado RPGII

- Procesar reportes diarios de ventas y de órdenes de compras.
- Imprimir reportes y nóminas
- Apoyo al departamento de contabilidad y compras para la carga de pólizas contables así como de órdenes de compra, cambiando discos en la consola para los procesos
- Administración de la consola y usuarios
- Realización de back-up diarios
- Mantenimiento preventivo del equipo de cómputo e impresoras.

## Instituto Federal Electoral.

### **Puesto: Responsable de Módulo 1992 –1994**

- Coordinar las actividades en el módulo de incorporación de fotografía en la credencial de elector.
- Realizar los trámites de actualización correspondientes (cambio de domicilio, extravío o Corrección de datos).
- Clasificar y controlar la documentación generada en el módulo.
- Llevar seguimiento de la cobertura del área asignada.
- Elaboración del reporte diario de avance por módulo.

### **Puesto: Responsable de Zona**

- Supervisar el trabajo de los módulos correspondientes a la zona.
- Recibir, revisar y enviar la documentación generada en los módulos.
- Elaborar reportes diarios de avances por zona.
- Coordinación del personal asignado.

: Inglés Técnico

Participación en artículos:

Titulo del artículo	Status	Descripción
Arduino uno para prototipado rápido: Generador de números aleatorios	Pág. 55-59 Núm. 91	Revista Contactos UAM ISSN 0186-4084 Ene-Marzo 2014
Aplicación de Realidad Aumentada con Audio para Dispositivos Móviles	Pág. 47-52 Núm. 27	Journal Boliviano de Ciencias <a href="http://www.univalle.edu/publicaciones/journal/journal.htm">http://www.univalle.edu/publicaciones/journal/journal.htm</a>
Conectividad Bluetooth entre un dispositivo móvil y un microcontrolador	Presentado y publicado en extenso en las memorias del evento	7mo. Congreso Internacional Tendencias Tecnológicas en computación 2011. CIDETEC IPN. México
Una introducción a los algoritmos bioinspirados y su implementación en Hardware	Pág. 64-69 Núm. 25	Journal Boliviano de Ciencias <a href="http://www.univalle.edu/publicaciones/journal/journal.htm">http://www.univalle.edu/publicaciones/journal/journal.htm</a>
Arduino Uno para Prototipado Rápido	31 Oct 12 #34	<a href="http://www.boletinupiita.ipn.mx/boletin34/cyt/prototi.html">http://www.boletinupiita.ipn.mx/boletin34/cyt/prototi.html</a>
Vuforia para la creación de aplicaciones de Realidad Aumentada en dispositivos móviles	31 Ago 12 #33	<a href="http://www.boletinupiita.ipn.mx/boletin33/cyt/vuforia.html">http://www.boletinupiita.ipn.mx/boletin33/cyt/vuforia.html</a>

Ponencias:

Exhibición de prototipos de las líneas de generación. 9º Congreso internacional "Tendencias Tecnológicas en Computación"	IPN	9º Congreso internacional "Tendencias Tecnológicas en Computación"	CIDETEC	Oct 2013
Control de brazo robótico mediante Arduino BT (Prototipo)	IPN	VII Congreso Nacional Estudiantil de Investigación	Coordinación Gral. De Formación e Innovación Educativa	Nov 2012
Tarjeta de desarrollo arduino RT(blueetooth) una aplicación para el control de servomotores	IPN	XIII Simposium Internacional	ESIQUE	Sept 2012
Control de una máquina formadora de material termoplástico	IEEE	RVP-AI/2005	Acapulco Gro.	Julio 2005
Diseño de construcción e instrumentación de una máquina formadora de material termoplástico	IEEE	RVP-AI/2005	Acapulco Gro.	Julio 2006

UNIVERSIDAD

Visual Basic 6.0	Centro de Investigación Cibernética	Marzo 2002
Flash	UAM- A	Febrero 2003
Photoshop	UAM- A	Abril 2003
Html	UAM- A	Julio 2003
Páginas Web	UAM- A	Septiembre 2003
Aplicaciones con PHP	ARDITEC	Abril 2006
Excel 2007	UAM- A	Julio 2008
Seminario Desarrollo Empresarial	UAM- A	Mayo 2004

ISO

Interpretación de la Norma ISO 9001:2008	UAM- A	Marzo 2009
Análisis y solución de problemas	UAM- A	Abril 2009
Determinación e implementación de acciones correctivas y preventivas	UAM- A, Quality Consulting Group	Mayo 2009
Identificación y tratamiento de servicio no conforme captación, registro y tratamiento de quejas	UAM- A, INDEP	Septiembre 2009
Identificación, determinación, medición y gratificación de indicadores	UAM- A, INDEP	Octubre 2009
Determinación, documentación y seguimiento de proyectos de mejora	UAM- A, INDEP	Noviembre 2009
Liderazgo	UAM- A	Mayo 2010
Comunicación y trabajo en equipo	UAM- A	Junio 2010