



UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA ELECTRONICA				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	9
1121028	ELECTRONICA DIGITAL		TIPO	OPT.
H. TEOR.	4.5	SERIACION		
H. PRAC.	0.0	1123041 Y 1123046		

OBJETIVO(S) :

Objetivo General:

Al final del curso el alumno será capaz de:

Identificar las características de los transistores BJT y FET como elementos básicos de los circuitos integrados, además de analizar y diseñar circuitos donde se empleen dichos transistores como interruptores de baja potencia.

CONTENIDO SINTETICO:

Transistores como Interruptores de Baja Potencia.
Familias Lógicas (Estructura Básica).
Características Estáticas y Dinámicas.
Multivibradores y Memorias.

MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

Clase expositiva y demostrativa con apoyo de medios audiovisuales y computacionales.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

CLAVE 1121028 ELECTRONICA DIGITAL

trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

MODALIDADES DE EVALUACION:

Evaluación Global:

Evaluaciones periódicas mínimo dos (75%), mediante preguntas conceptuales, resolución escrita de problemas, simulaciones por computadora y tareas extra-clase.

Evaluación terminal (25%), mediante preguntas conceptuales y problemas escritos. La evaluación terminal podrá exentarse (a juicio del profesor) en consideración a un alto promedio de las evaluaciones periódicas.

Evaluación de Recuperación:

Evaluación de recuperación: Sí hay, mediante preguntas conceptuales y problemas escritos (100%).

No requiere inscripción previa.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. Malik Norbert R., "Circuitos Electrónicos, análisis, simulación y diseño", 1a. Ed. Prentice Hall, 1997.
2. Rashid M. H., "Circuitos Microelectrónicos, Análisis y Diseño", Ediciones Paraninfo, S.A, 2000.
3. Neamen D. A., "Análisis y Diseño de Circuitos Electrónicos", McGraw Hill, México, 1997.
4. Jaeger, Blalock T. N., "Diseño de Circuitos Microelectrónicos", McGraw Hill, 2da., México, 2005.
5. Boylestad R. L., "Electrónica: Teoría de Circuitos y Dispositivos Electrónicos", Prentice Hall, 10ma ed., México, 2009.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 255

EL SECRETARIO DEL COLEGIO