Casa abierta al tiempo
UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD AZCAPOTZALCO	DIVISION CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA FISICA		
CLAVE 1123043	UNIDAD DE ENSEÑANZA-APRENDIZAJE DISEÑO DE SISTEMAS ELECTRONICOS	CRED. 9
		TIPO OPT.
H.TEOR. 4.5	SERIACION	
H.PRAC. 0.0	1123021 Y 1123041 Y 1123046	

OBJETIVO(S):

General:

Al final de la UEA el alumno será capaz de:

Diseñar aplicaciones electrónicas analógicas y digitales con enfoque de sistemas, utilizando dispositivos integrados.

CONTENIDO SINTETICO:

1. Amplificadores operacionales.
2. Configuraciones con amplificadores operacionales..
3. Filtros activos.
4. Interconexión entre sistemas analógicos y digitales.
5. Estudio de aplicaciones de sistemas electrónicos.

MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

Las clases teóricas se conducirán de manera expositiva y demostrativa a través de ejercicios y ejemplos con apoyo de medios audiovisuales. Alternativamente modalidad SAI.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de

Casa abierta al tiempo
UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 300

EL SECRETARIO DEL COLEGIO

enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

MODALIDADES DE EVALUACION:

Evaluación Global:

Al menos dos evaluaciones periódicas, consistentes en preguntas conceptuales, resolución escrita de problemas y tareas extra-clase (80%).
Una evaluación terminal, consistente en preguntas conceptuales y problemas escritos (20%).

Evaluación de Recuperación:

Admite evaluación de recuperación y consiste en un examen de preguntas conceptuales y problemas escritos (100%).
No requiere inscripción previa.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. Franco S., "Diseño con Amplificadores Operacionales y Circuitos Integrados Analógicos", McGraw-Hill, 3ra ed. México, 2005.
2. Jung W. (Ed.), "Op Amp Applications Handbook, Newnes-Analog Devices", Oxford, 1ra ed., UK, 2004.
3. Zumbahlen H. (Ed.), "Linear Circuit Design Handbook, Newnes-Analog Devices", Oxford, UK, 2008.
4. Neamen D., "Dispositivos y Circuitos Electrónicos", Mc Graw Hill, 4ta. Ed., 2012.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.

UNIVERSIDAD AUTONOMA METROPOLITANA

Casa abierta al tiempo

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 360

EL SECRETARIO DEL COLEGIO